

# Poster Session

No.	Title	Authors
P-1	SOIパワーMOSFETの高温ホットキャリア効果 High temperature hot carrier effect of SOI power SMOFET	有吉和麻, 金田宣正, 松本 聡 Kazuma Ariyoshi, Yoshimasa Kaneda, Satoshi Matsumoto
P-2	スイッチング速度限界とTDR法によるパワー半導体パッケージの寄生インダクタンス測定 Switching Speed Limit and TDR Method for Measuring Parasitic Inductance in Power Semiconductor Package	飯田大貴, 附田正則, 長谷川一徳, 大村一郎 Hiroataka Iida, Masanori Tsukuda, Kazunori Hasegawa, Ichiro Omura
P-3	パワー半導体の短絡時チップ表面温度分布イメージングシステムの構築 Development of Chip surface temperature distribution imaging system of power semiconductors in a short circuit	池亀恵市, 渡邊晃彦, 大村一郎 Keiichi Ikegame, Akihiko Watanabe, Ichiro Omura
P-4	3次元power-SOC 向けGaN/Si(111)-Si(100)室温接合技術 GaN/Si(111)-Si(100) room temperature wafer bonding technology	石戸降希, 小野晃太, 荒木健吾, 松本 聡 Ryuki Ishito, Kota Ono, Kengo Araki, Satoshi Matsumoto
P-5	定スイッチング周波数を有する離散型適応ヒステリシス電流制御器に基づいたPMSM駆動系の有限状態モデル予測制御 Discrete Adaptive HCC Based FS-MPC with Constant Switching Frequency for PMSM Drives	イプシタ ミシラ, ラビナス トリパシ, ビジャイ クマール シン, 花本剛士 Ipsita Mishra, Ravinath Tripathi, Vijay Kumar Singh, Tsuyoshi Hanamoto
P-6	30MHz GaNパワーデバイス用ゲートドライバIC 30MHz Gate driver IC for GaN power device	大谷圭佑, 中山未菜美, 安部征哉, 松本 聡 Keigo Otani, Minami Nakayama, Seiya Abe, Satoshi Matsumoto
P-7	JFET特性がエネルギーハーベスティング用発振回路の動作に与える影響 The Influence of JFET characteristics on Oscillator Behavior for Energy Harvesting Application	大西康介, 安部征哉 Kousuke Onishi, Seiya Abe
P-8	ソフトウェア電源の提案 Software defined power supply	梶原健志, 岡 俊臣, 安部征哉, 松本 聡 Kenji Kajihara, Toshiomi Oka, Seiya Abe
P-9	パワー半導体の出力端子間の高精度電圧測定技術 High-precision Voltage Measurement Technology between Power Semiconductor output Terminals	管理, 附田正則, 大村一郎 Guan Li, Masanori Tsukuda, Ichiro Omura
P-10	三相PWMインバータ用DCリンクコンデンサのコンディションモニタリング Condition Monitoring of a DC-Link Capacitor in a Three-Phase PWM Inverter	久保 司, 長谷川一徳 Tsukasa Kubo and Kazunori Hasegawa
P-11	大容量インバータ用フィルムコンデンサの損失測定 Power-Loss Measurement of a Film Capacitor Used in a High-Power Inverter	西府耕平, 大村一郎, 長谷川一徳 Kohei Saifu, , Ichiro Omura, Kazunori Hasegawa
P-12	定電流源を用いたアクティブゲートドライブのサージ・損失低減効果について The Effect of Surge and Switching Loss Reduction for the Active Gate Drive with Current Source	時田雄介, 附田正則, 大村一郎, 安部征哉 Yuusuke Tokita, Masanori Tsukuda, Ichiro Omura, Seiya Abe
P-13	Direct Digital Synthesizerを用いたデジタル制御電源 Digitally controlled power supply using Dielectric Digital Synthesizer	友弘真実, 安部征哉, 松本 聡 Mami Tomohiro, Seiya Abe, Satoshi Matsumoto
P-14	ゲート遅延制御による並列接続IGBTの電流均一化手法 Dynamic Current Imbalance Reduction using Gate Delay Control of Parallel IGBT Devices	トリパシ ラビ ナス, 附田正則, 大村一郎 Tripathi Ravi Nath, Masanori Tsukuda, Ichiro Omura
P-15	3次元power-SoCによるトランスレスフローティングゲートドライバ Transformer-less floating gate driver circuit utilizing 3D power SoC	中山未菜美, 安部征哉, 松本 聡 Minami Nakayama, Seiya Abe, Satoshi Matsumoto
P-16	ピークディテクションシステムを用いた多直列接続IGBTの電圧均一化手法 Voltage Balancing Method for Series Connected IGBT using Peak Detection System	原崎宏治, トリパシ ラビ ナス, 附田正則, 大村一郎 Kouji Harasaki, Tripathi Ravi Nath, Masanori Tsukuda, Ichiro Omura
P-17	電流源負荷が接続されたDABコンバータの出力電圧特性について Output Voltage Characteristics of DAB Converter with Current Source Load	樋尾竜斗, 安部征哉 Ryuto Hio, Seiya Abe
P-18	単一のIRカメラを使用したパワー半導体の歪みと温度の同時モニタリング Simultaneous Monitoring of Strain and Temperature for Power Semiconductor using Single IR Camera	増田貴樹, 渡邊晃彦, 大村一郎 Yoshiki Masuda, Akihiko Masuda, Ichiro Omura
P-19	IGBT内の電流集中現象モニタリング IGBT Current Imbalance Monitoring under Unclamped Inductive Switching	松浦成哉, 附田正則, 大村一郎 Seiya Matsuura, Masanori Tsukuda, Ichiro Omura
P-20	ダブルパルス試験を用いたパワーエレクトロニクス機器用ノイズ初期評価システム New EMI Evaluation System using Double-pulse-test for Front-loading of Noise in Power Electronics Equipment	松尾康太, 岩崎量旺, 大村一郎 Kota Matsuo, Kazuaki Iwasaki, Ichiro Omura
P-21	電磁界シミュレーションによる空芯トランスの低損失構造の検討 Investigation of Low Loss Structure for Air-Core Transformer based on Electromagnetic Field Simulator	吉村智弘, 松本聡, 安部征哉 Tomohiro Yoshimura, Satoshi Matsumoto, Seiya Abe
P-22	DQ座標軸を使用しない系統連携インバータの定常状態性能改善用修正PI制御器 A Modified PI Control for Grid-tied Inverters to Improve steady state performance without using DQ-Frame	ラジェシュ プーラ, ラム・イシュワ ヴァイス, シヴァム ヤダヴ, パラグ スワルプ, 花本剛士 Rajesh Poola, Ram Ishwar Vais, Shivam Yadav, Parag Swarup & Tsuyoshi Hanamoto
P-23	Technical evaluation of utility-interactive photovoltaic power generation system based on the experimental setup	Zolzaya Munkhtur
P-24	Study on reusing waste batteries in an electric vehicle for herder household consumption	Enkhzul Namdag
P-25	Gender recognition by Machine learning on face image of Mongolians	Narangerel Erdenebaatar
P-26	Validation experiment development for high power devices failure in space	Ariunbold Tuvshinbayar
P-27	Energy deposition probability function for high power semiconductor devices in space	Anar Ganburged